# LAB. DIGITAISI

ENGENHARIA ELÉTRICA

LED - Edificio H2

Campus Bairro São José

(54) 3316 8234

EPASSOLDQUEEBR

Setembro 2013

Versão de 18 set 2013

apple.com/iwork

# Lab. 7) DECodificador de 3/8 + Efeito Visual

Este laboratório objetiva observar e entender na prática o funcionamento e aplicação de um DECodificador.

#### **OBJETIVOS**

Aplicar os conhecimentos adquiridos na disciplina de Circuitos Digitais, especialmente sobre o uso e funcionamento de um DECodificador para criar um efeito visual de "vai-e-vêm" sobre 5 leds.

Inclui amontagem de um circuito que gera o efeito visual de vai-e-vêm em 5 leds usando um CI contador (7493) + DEC (74138) + Portas AND (7408).

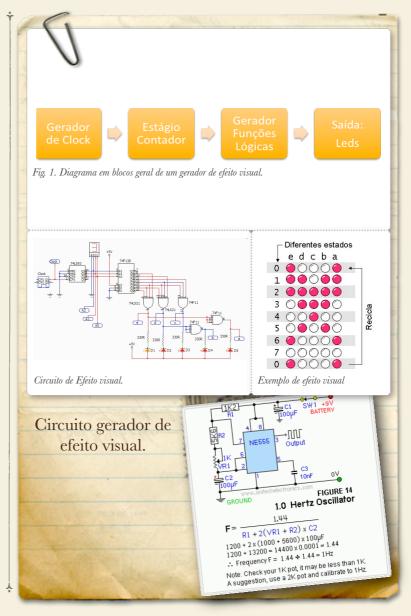
## FUNDAMENTOS TEÓRICOS

Para gerar um efeito visual se fazem necess rios 4 blocos básicos (ver figura 1):

#### **CIRCUITO GERADOR DE CLOCK:**

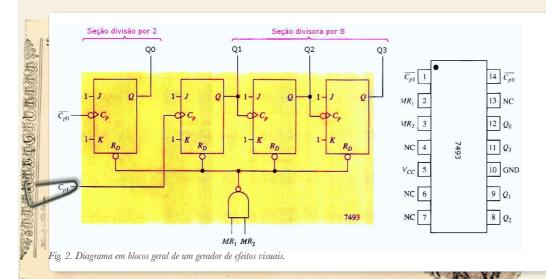
Necessário para dar o "passo" para o circuito, ou estabelcer a velocidade com que o circuito transita enter diferentes estados de operação. Necessário para que o circuito possa evoluir pelos seus diferentes estados dependendo da sua "velocidade" (frequencia). Na prática, um circuito integrado multivibrador poderia ser usado como o CI 555. A frequÍncia na qual oscila este circuito (gera uma onda quadrada para fins de circuitos digitais) é a que determina a "velocidade" do efeito.

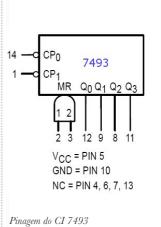
#### **ESTÁGIO CONTADOR**



# LAB. 7) DEC + EFEITO VISUAL

SECTION OF PARTY ACRES





Necessário para definir a "pauta", comprimento do efeito visual à ser gerado. Notar que o efeito visual é gerado um "quadro" (ou estado distinto) de cada vez. Tantos quadros (ou estados) quantos os necessários para gerar certo efeito visual, definem o tamanho da contagem. Este exemplo em particular requer 8 estados diferentes para compor o efeito visual de "vai-e-vêm" sobre seus 5 leds. Isto significa que é necessário um contador que conte de 0 à 7 e que resete automaticamente (recomece a contagem em zero no passo seguinte ao 7). Isto garante a continuidade do efeito visual enquanto o circuito estiver sendo alimentado.

#### ESTÁGIO GERADOR DE FUNÇÕES LÓGICAS

É o circuito (bloco) onde se "programa" o efeito visual desejado. Pode fazer uso somente de portas lógicas básicas ou ainda de um MUX (Multiplexador) ou DEC (Decodificador). Os últimos 2 componentes (MUX e DEC) podem ser usados como geradores de funções lógicas.

#### **ESTÁGIO DE SAÍDA**

Composto pelos leds e eventuais drivers de corrente (potência).

### DETALHES DO FUNCIONAMENTO

#### **ESTÁGIO CONTADOR**

O projeto em questão usa o CI 7493, que é um contador assíncrono contendo 2 blocos internos separados – guiar-se pela figura 2. Por isto, duas entradas de clock: CP0 para o 1º bloco, que é um simples divisor de frequência por 2, e CP1, a entrada de clock para o 2º bloco, um divisor de frequência por 8. Se a saída Q0 do primeiro bloco for conectada à entrada de clock do segundo estágio, seria formado um contador capaz de contar de 0 à 15 (contador hexadecimal), já que na última saída, Q3, veríamos a frequência de clock entregue na entrada CP0 dividida por 16 (÷2, ÷8). Mas neste circuito necessitamos apenas que sejam gerados 8 diferentes estados de saída, portando usaremos apenas o 2º bloco do CI 7493 (÷8). Assim ele contará naturalmente de 0 à 7, reiniciando automaticamente a partir do 7, não sendo necessário fazer uso das suas duas entradas assíncronas para forçar um "Reset" (quando e enquanto for mantido nível lógico ALTO nos pinos MR1 e MR2, todas as saídas deste contador vão à zero =  $Q_3Q_2Q_1Q_0 = 0000_{(2)}$ ).

Detalhes de funcionamento interno do circuto.

Descrição das funcionalidades por blocos lógicos.

## LAB. 7) DEC + EFEITO VISUAL

A figura 3 deixa mais claro os 8 diferentes estados do circuito (ou do efeito visual sendo estabelecido).

A tabela 1 mostra uma relação entre o código binário presente na saída do contador e o correspondente estado (quadro) do efeito visual sendo gerado.

#### BLOCO GERADOR DE FUNÇÕES LÓGICAS

Para cada led (saída) que faz parte do efeito visual se faz necessário uma equação (ou função) boolena que defina exatamente quando o mesmo deve ser ativado de acordo com o estado de saída do estágio (bloco) anterior: o circuito contador. Isto significa que para cada sequencia binária gerada pelo contador, deve ser definido se determinado led deve ou não ser ativado.

Uma função lógica pode ser determinada à partir de uma apropriada combinação de portas lógicas básicas obtida à partir da tabela verdade do efeito à se gerado (para cada uma de suas saídas). Um conjunto de equações pode ser levantado à partir da tabela 1 e

华州遊遊與何其仍為建造遊場等

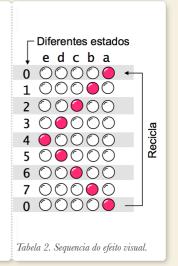
depois, usando propriedades e teoremas de álgebra de Boole, este conjunto de equações pode ser simplificado, levando um circuito mais reduzido. Ou um Mapa da Karnaugh pode ser levando para cada saída do circuito (cada led). Neste caso, resul- tando também num circuito composto por portas lógicas básicas. Ou ainda, podemos usar um circuito integrador DEC (Decodificador) para "programar" a função lógica necessária para cada saída (led) do circuito. Ou ainda, um MUX (Multiplexador) pode ser adotado para realizar a mesma síntese de uma função lógica. So- mente que no caso de se optar pelo MUX, será necessário um MUX para cada saída do circuito, o que obviamente encarece e mesmo torna quase impraticável o circuito. Já um DEC permite que mais de uma função lógica seja executada programando de forma correta suas saídas (mais de uma saída pode ser gerada) sem entretanto exigir mais de 1 DEC. Portanto, para este projeto foi eleito o uso do DEC como gerador de funções lógicas o que permitiu alcançar uma solução compacta.

Neste caso como são 8 os estados gerados e portanto, somente 3 bits do contador são usados, o CI 74138 é adotado. Trata-se de um DEC de 3 linhas de entrada para 8 linhas de saída. Se habilitado (pinos E3=1, ~E2=0 e ~E1=0), ele ativa (saídas em nível lógico baixo), apenas a linha de saída (saídas Qi) correspondente ao código binário presente nas suas entradas (pinos A2A1A0, sendo A0=LSB). Por exemplo: se o código na sua entrada for: A2 A1 A0 = 110= 6(10), apenas a saída Q6 irá para nível lógico BAIXO, as demais permanecerão em nível lógico alto.

Então conforme o CI 7493 conta, isto é, gera um código binário na sua saída, o DEC 3/8 ativa sua correspondente linha de saída que por sua vez ativará ou não um LED conforme ele esteja conectado diretamente à sua saída ou numa combinação baseada em portas AND. Esta lógica presente na saída do DEC é a responsável por gerar o efeito visual desejado de vai-e-vêm – ver tabela 3.

Note que podemos facilmente determinar as equações boole- anas que determinam a ativação de cada um dos leds de saída presentes no

Pulso de	Saídas do 7493			Estado	Led's Ativos					
Clock	Q3	Q2	Q1	Q0	Saída	Ε	D	C	В	Α
0	0	0	0	X	0	0	0	0	0	1
1	0	0	1	X	1	0	0	0	1	0
2	0	1	0	X	2	0	0	1	0	0
3	0	1	1	X	3	0	1	0	0	0
4	1	0	0	X	4	1	0	0	0	0
5	1	0	1	X	5	0	1	0	0	0
6	1	1	0	X	6	0	0	1	0	0
7	1	1	1	X	7	0	0	0	1	0
8	0	0	0	X	0	0	0	0	0	1
9	0	0	1	X	1	0	0	0	1	0
10	0	1	0	X	2	0	0	1	0	0
Tabela 1. Relação ent	re saída bin	ária do con	tador e "qu	adro" sende	o gerado.					



													:						
9	Pulso de	Saío	las do	Cont	ador		Saídas do DEC							LED Ativo					
	Clock	Q3	Q2	Q1	Q0	Q7	$\overline{Q6}$	$\overline{Q5}$	$\overline{Q4}$	$\overline{Q3}$	$\overline{Q2}$	$\overline{Q1}$	$\overline{Q0}$	E	D	C	В	Α	
	0	0	0	0	X	1	1	1	1	1	1	1	0						
	1	0	0	1	X	1	1	1	1	1	1	0	1						
	2	0	1	0	X	1	1	1	1	1	0	1	1						
	3	0	1	1	X	1	1	1	1	0	1	1	1						
	4	1	0	0	X	1	1	1	0	1	1	1	1						
	5	1	0	1	X	1	1	0	1	1	1	1	1						
-	<b>6</b>	1	1	0	X	1	0	1	1	1	1	1	1						
-	7	1	1	1	X	0	1	1	1	1	1	1	1						
	8	0	0	0	X	1	1	1	1	1	1	1	0						
				Ond	de: 🔳:	indica	a LED	acess	∞е⊏	indica	a LED	apag	ado.						

Tabela 3. Tabela Verdade do Circuito de Efeito Visual.

多的地位的中国的地位的地位的

circuito (baseado no efeito visual que se pretende criar). Neste caso:

$$\begin{array}{cccc} \overline{A} = \overline{Q0} & \therefore & A = Q0 \\ \overline{B} = \overline{Q1} \cdot \overline{Q7} & \therefore & B = Q1 + Q7 \\ \overline{C} = \overline{Q2} \cdot \overline{Q6} & \therefore & C = Q2 + Q6 \\ \overline{D} = \overline{Q3} \cdot \overline{Q5} & \therefore & D = Q3 + Q5 \\ \overline{E} = \overline{Q4} & \therefore & E = Q4 \end{array}$$

Para gerar as 5 equações anteriores, apenas 1 CI composto por 4 portas AND de 2 entradas (74LS08) permite resolver o problema da "programação" do DEC. Note que as portas AND trabalham com leds da configuração ativo baixo (situação na qual as portas TTL conseguem drenar maior corrente de saída).

## PARTE PRÁTICA

O diagrama elétrico final do circuito aparece na figura 3. Notar como as diferentes pastilhas são alimentadas:

CI	+VCC	GND				
7493	5	10				
74138	16	8				
7408	14	7				

O circuito apresentado na figura 3 não prevê o estágio gerador de clock, portanto, se faz necessário o uso de um gerador de sinal com saída TTL, onda quadrada variando entre 0,5 até 12 Hz.

Um gerador de clock poderia ser implementado usando o CI 555 na configuração de multivibrador astável. No caso do 555, um potenciômetro pode ser usado na malha RC (constante de tempo) para possibilitar que o usuário varie a "velocidade" do efeito visual (na realidade, varia a frequencia do sinal de clock para o contador).

Se o usuário assim desejar, na saída do estágio de contagem (saídas Q3, Q2 e Q1 do contador 7493) um módulo de display de 7 segmentos pode ser conectado – apenas para comprovar o correto funcionamento deste estágio (uma sequencia de contagem entre 0 à 7 deve aparecer no display).

#### Parte Prática:

#### LISTA DE MATERIAL:

- 1 CI 7408 4 portas AND/2 entradas;
- 1 CI 7493 Contador assíncrono ÷2 e ÷8, #;
- 1 CI 74138 DEC 3/8 saídas ativo BAIXO:
- 5 Resistores de 330R;
- 1 Módulo de Display de 7 segmentos;
- 1 Gerador de sinais (onda quadrada, saída TTL, 2 Hz).

# LAB. 7) DEC + EFEITO VISUAL

#### CIRCUITO E PARTE FINAL

### **RELATÓRIOS:**

PRÉ-LAB:

Não há.

#### **PÓS-LAB**

Crie uma variação para o efeito visual apresentado neste laboratório. Isto é, gere um padrão difente para acionamento de 5 leds. Eventualmente será necessário alterar a configuração de saída do CI contador 7493 para fazê-lo resetar em outro estado. Apresente o circuito, e uma documentação explicando o (novo) efeito criado no s mesmos moldes desta documentação\*. Deve incluir equações, tabelas verdade e circuito elétrico.

\* Explicitamente se prentende que o aluno aprenda a gerar um documento o mais próximo possível de um artigo técnico (ou acadêmico). Entre 4 à 6 paginas, fonte tamanho 10 no máximo, espaço simples.



